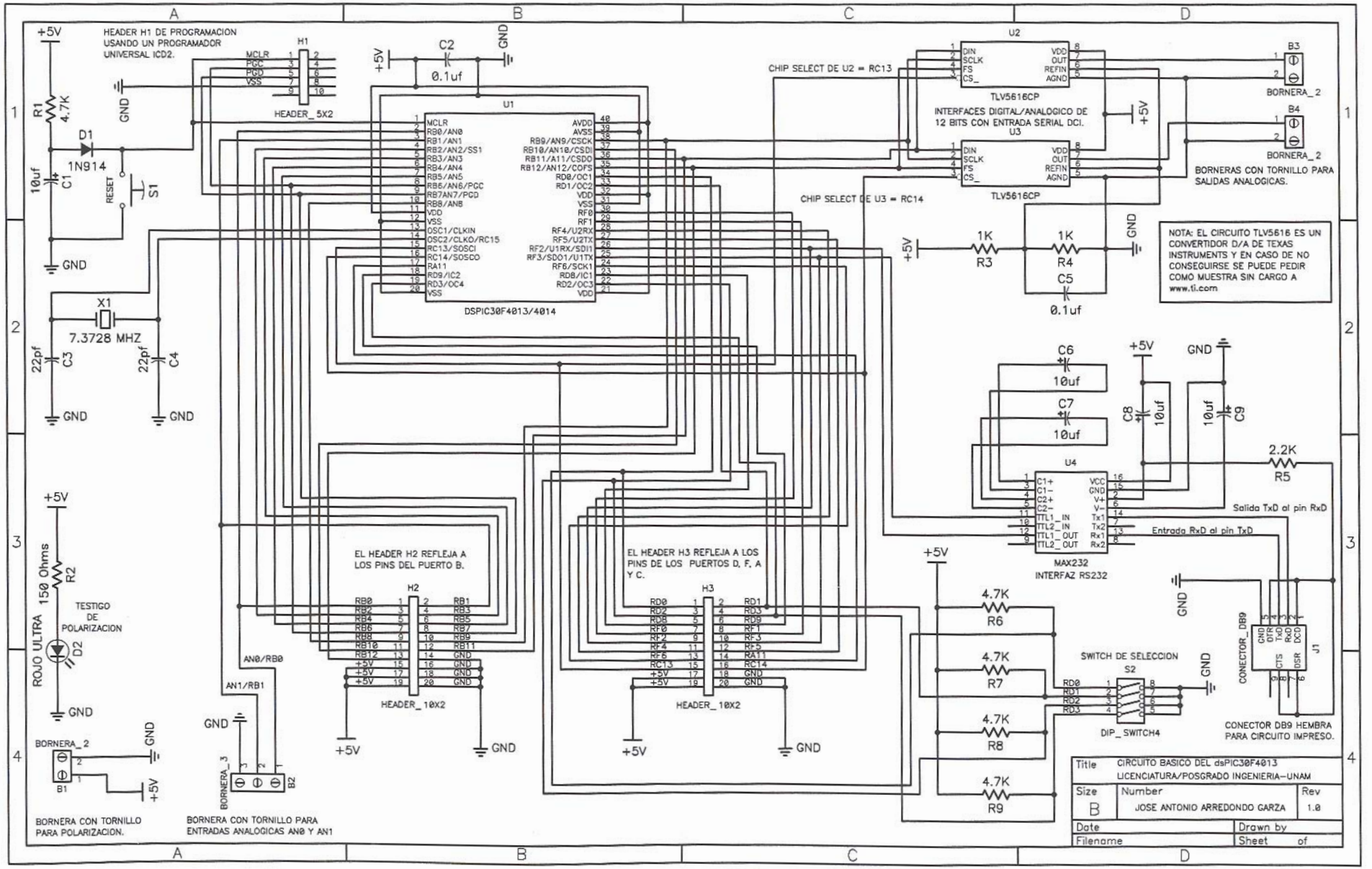
HEADER H1 DE PROGRAMACION USANDO UN PROGRAMADOR UNIVERSAL ICD2.
H1
HEADER_5X2
MCLR
PGC
PGD
VSS
+5V
GND
R1
4.7K
D1
1N914
10uf
C1
RESET
S1
X1
7.3728 MHZ
22pf
C3
22pf
C4
C2
0.1uf
U1
DSPIC30F4013/4014
RB0/AN0
RB1/AN1
RB2/AN2/SS1
RB3/AN3
RB4/AN4
RB5/AN5
RB6/AN6/PGC
RB7/AN7/PGD
RB8/AN8
OSC1/CLKIN
OSC2/CLKO/RC15
RC13/SOSCI
RC14/SOSCO
RA11
RD9/IC2
RD3/OC4
AVDD
AVSS
RB9/AN9/CSCK
RB10/AN10/CSDI
RB11/AN11/CSDO
RB12/AN12/COFS
RD0/OC1
RD1/OC2
RF0
RF1
RF4/U2RX
RF5/U2TX
RF2/U1RX/SDI1
RF3/SDO1/U1TX
RF6/SCK1
RD8/IC1
RD2/OC3
U2
U3
TLV5616CP
DIN
SCLK
FS
CS_
VDD
OUT
REFIN
AGND
INTERFACES DIGITAL/ANALOGICO DE 12 BITS CON ENTRADA SERIAL DCI.
CHIP SELECT DE U2 = RC13
CHIP SELECT DE U3 = RC14
B3
B4
BORNERA_2
BORNERAS CON TORNILLO PARA SALIDAS ANALOGICAS.
1K
R3
1K
R4
C5
0.1uf
NOTA: EL CIRCUITO TLV5616 ES UN CONVERTIDOR D/A DE TEXAS INSTRUMENTS Y EN CASO DE NO CONSEGUIRSE SE PUEDE PEDIR COMO MUESTRA SIN CARGO A www.ti.com
C6
10uf
C7
10uf
C8
10uf
C9
10uf
2.2K
R5
U4
MAX232
INTERFAZ RS232
C1+
C1-
C2+
C2-
VCC
GND
V+
V-
TTL1_IN
TTL2_IN
TTL1_OUT
TTL2_OUT
Tx1
Tx2
Rx1
Rx2
Salida TxD al pin RxD
Entrada RxD al pin TxD
CONECTOR_DB9
J1
CONECTOR DB9 HEMBRA PARA CIRCUITO IMPRESO.
4.7K
R6
4.7K
R7
4.7K
R8
4.7K
R9
SWITCH DE SELECCION
S2
DIP_SWITCH4
EL HEADER H2 REFLEJA A LOS PINS DEL PUERTO B.
H2
HEADER_10X2
EL HEADER H3 REFLEJA A LOS PINS DE LOS PUERTOS D, F, A Y C.
H3
HEADER_10X2
ROJO ULTRA
150 Ohms
R2
TESTIGO DE POLARIZACION
D2
B1
BORNERA_2
BORNERA CON TORNILLO PARA POLARIZACION.
AN0/RB0
AN1/RB1
B2
BORNERA_3
BORNERA CON TORNILLO PARA ENTRADAS ANALOGICAS AN0 Y AN1
Title
CIRCUITO BASICO DEL dsPIC30F4013
LICENCIATURA/POSGRADO INGENIERIA-UNAM
Size
B
Number
JOSE ANTONIO ARREDONDO GARZA
Rev
1.0
Date
Drawn by
Filename
Sheet
of